

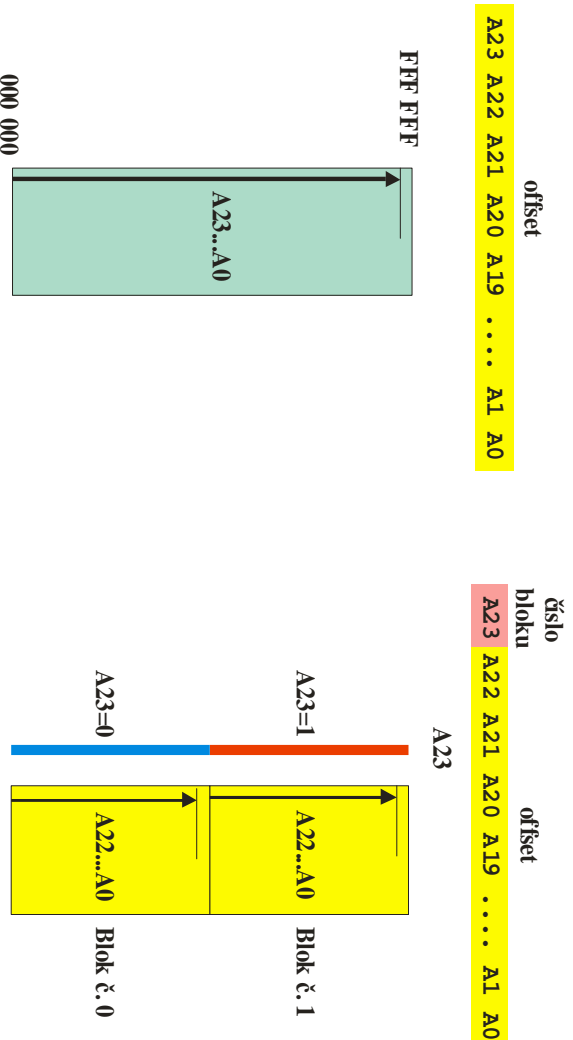
Dekódování adres

K.D. - přednášky POT

1

Vztah mezi adresou a adresním prostorem

- Předpokládáme 24bitovou adresu \Rightarrow adresní prostor má rozsah 16 MB.
- Adresní vodič (bit) A23 dělí adresní prostor na 2 bloky – A23 určuje číslo bloku.

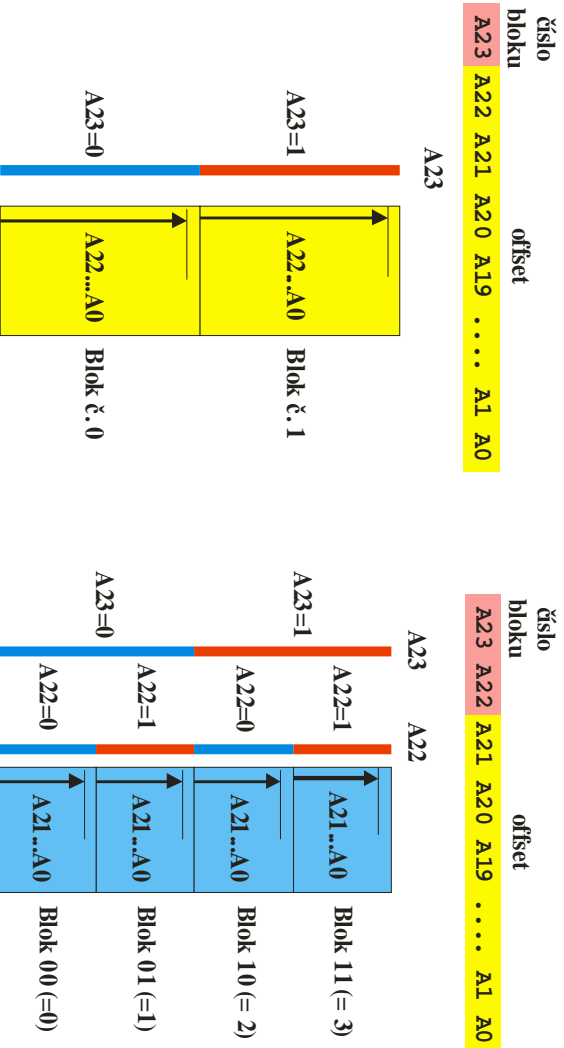


K.D. - přednášky POT

2

Vztah mezi adresou a adresním prostorem

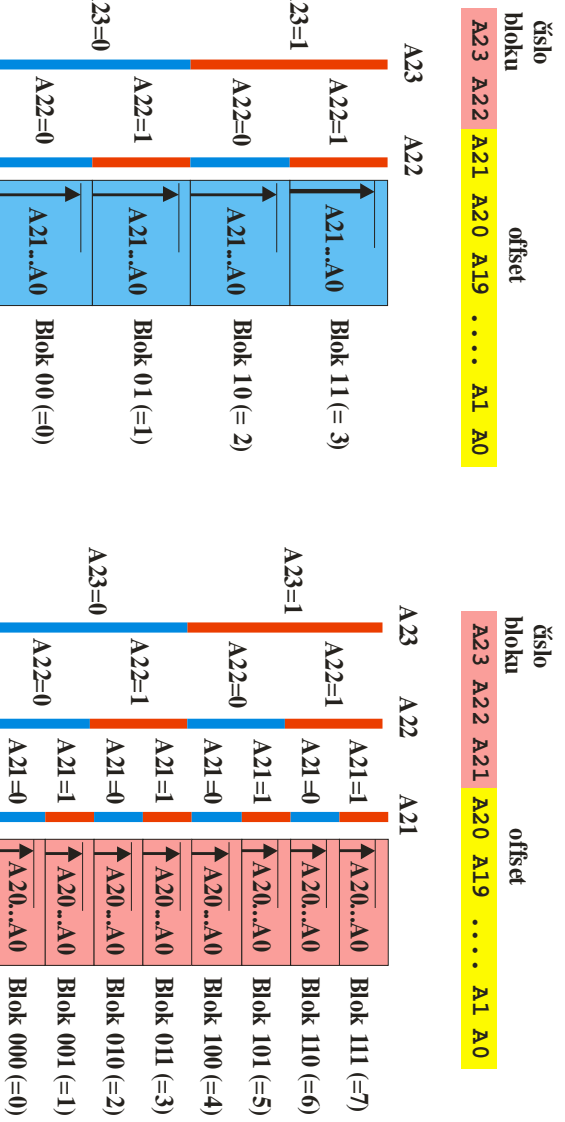
- Adresní vodič (bit) A22 dělí každý blok opět na 2 poloviny \Rightarrow vzniknou celkem 4 bloky,
 - A23 a A22 určují číslo bloku, A21 – A0 určují offset v bloku.



K.D. - přednášky POT

Vztah mezi adresou a adresním prostorem

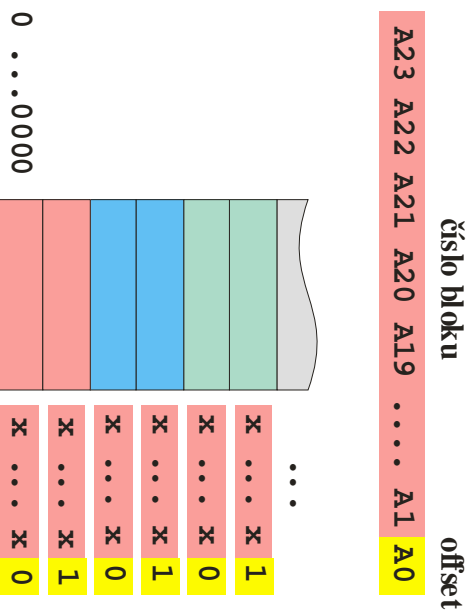
- Dalším dělením dostaneme 8 bloků:



K.D. - přednášky POT

Vztah mezi adresou a adresním prostorem

- Dělení adresy na číslo bloku a offset lze provést až na úrovni jednotlivých slov.

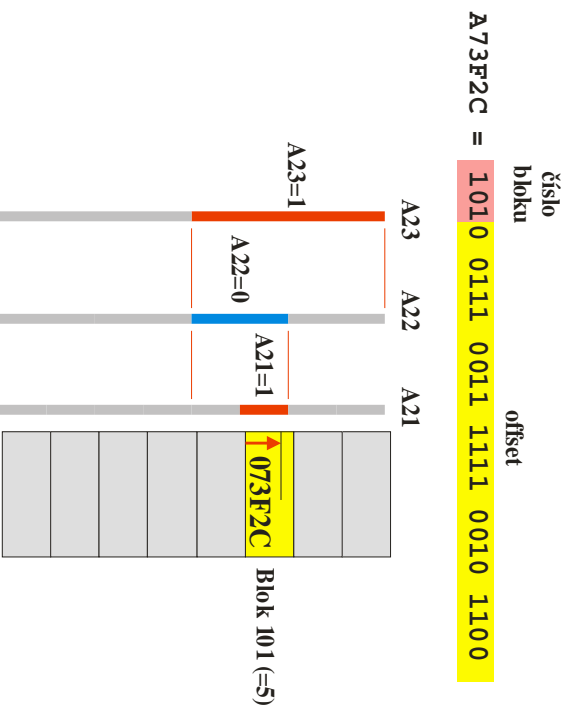


K.D. - přednášky POT

5

Vztah mezi adresou a adresním prostorem

- Příklad - interpretace adresy **A73F2C**, považujeme-li nejvyšší 3 bity adresy za číslo bloku:

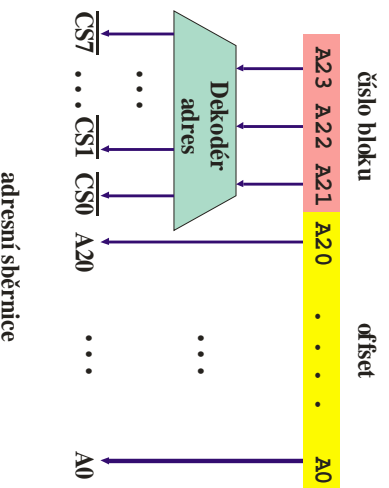


K.D. - přednášky POT

6

Signály /CSx u procesoru H8S

- Fyzická adresa je dlouhá 24 bitů \Rightarrow fyzický adresní prostor je 16 MB.
- Adresní vodiče A23, A22 a A21 jsou dekodovány interním dekodérem – výstupem jsou signály /CS7 – /CS0.
- Každý signál /CSx odpovídá bloku o velikosti 2 MB.



FFF FFF	CS7
E00 000	
DEF FFF	CS6
C00 000	
BEF FFF	CS5
A00 000	
9FF FFF	CS4
800 000	
7FF FFF	CS3
600 000	
5FF FFF	CS2
400 000	
3FF FFF	CS1
200 000	
1FF FFF	CS0
000 000	